

プレスリリース  
2005年12月6日発表

**フォルテ・デザイン・システムズとサミット デザイン  
SystemC からの RTL 設計、合成、検証環境の機能強化で提携**

**Cynthesizer と Vista SystemC IDE の統合により  
設計チームの生産性とワークフロー管理が大幅に向上**

カリフォルニア州サンノゼ 2005年12月6日 高位レベル設計を可能にするソフトウェア製品を供給する先端企業であるフォルテ・デザイン・システムズと、電子システム レベル (ESL) とハードウェア記述言語 (HDL) のデザイン ソリューションを提供する先端企業であるサミット・デザインは、この度 Vista™ SystemC IDE と Cynthesizer™, SystemC 動作合成ツール の長所を組み合わせた統合設計環境を協調して提供していくことを発表しました。今回の提携により、より信頼性の高い高位設計フローが提供され、Cynthesizerを対象とした、SystemC による仕様の記述から Verilog RTL を合成するまでの設計期間短縮に繋がる、生産性の高い、設計、検証フローが提供されます。

Vista と Cynthesizer を合わせて使用している共通のユーザーと協力することで、サミットとフォルテは成果が実証された統合フローを開発しました。フローを一体化することで、設計者はデザインのコーディング、シミュレーションおよびデバッグのための統合開発環境 (IDE) として Vista を使用できます。検証後の SystemC 動作レベル記述は自動的に Cynthesizer に入力され、高品質の RTL ハードウェアが生成されます。このフローにより、SystemC から RTL へのパスが加速され、より短時間でより良好な結果を得ることができます。

フォルテ・デザイン・システムズの顧客サービス兼企業広報担当副社長である Brett Cline は、「私共はお客様やパートナー企業と協力することで、Cynthesizer の設計フローへのサポートを継続的に強化してきました。」と語り、「Vista を我社の業界最先端の Cynthesizer と統合することで、コーディング、デバッグ、動作合成を含む SystemC から RTL へのフローを強化し、複雑な ASIC や SoC の作成に必要な時間を短縮することができます。」と述べました。

「今回の提携により SystemC 記述から RTL 実装へのリンクが完成されます。サミット社は、この提携が SystemC の採用を更に加速するために重要であると考えています。」とサミット デザインの社長兼 CEO である Emil Girczyc は語り、「Vista は、Cynthesizer 向けの SystemC 設計をより簡単に開発するためにお客様が必要とするデバッグ環境を提供します。」と述べました。結果として、仕様から RTL 検証までの時間が大幅に短縮されます。

**フォルテ社製 Cynthesizer について**

フォルテの Cynthesizer は 革新的な動作合成および設計ツールであり、SystemC から RTL への実装を自動的に行うパスを提供します。Cynthesizer は 15 以上の先端半導体およびシステム企業で実設計に使用され、SystemC 動作記述から最適化された RTL コードを自動的に生成することで、最先端の集積回路や SoC への RTL 供給を加速しています。Cynthesizer のユーザーは結果品質の向上と設計時間全体の大幅な短縮を経験できます。

**サミット社製 Vista IDE について**

Vista はハードウェアとソフトウェアの概念を組み合わせることで SystemC アプリケーションの設計とデバッグを加速する SystemC 向け設計環境です。業界標準である gnu ツール上に組み込まれているため、簡単に採用で

きます。そのユニークなデータ観測、デザイン探索、デバッグ機能により、設計に対する理解と検証プロセスをより迅速に行うことができます。Vista はまた、高位レベルおよびトランザクション レベルのモデルを対象とした高度なコーディング機能、ブラウザ、検証ツールも提供します。他に類を見ないデバッグ機能は、SystemC に対する長年の経験により実現しました。

### **フォルテ・デザイン・システムズについて**

フォルテ・デザイン・システムズ(Forte Design Systems)は抽象度の高い設計を可能にするソフトウェア製品を提供する先端企業です。フォルテの革新的な動作合成技術により、設計チームは ASIC、FPGA、SoC を使ってアルゴリズム・デザインから複雑な電子システムを開発し、設計及び検証に要する時間を大幅に短縮することができます。フォルテ本社住所は 100 Century Center Court, San Jose, CA 95112。詳しくはフォルテのホームページ [www.ForteDS.com](http://www.ForteDS.com) をご参照ください。

### **サミットについて**

サミット デザインの業界をリードする ESL および HDL ソリューションにより、SoC 企業は、スケジュールに関するリスクを劇的に低減しつつ、システム レベルのパフォーマンスと消費電力の目標を達成することができます。サミットの製品は、複雑なハードウェア/ソフトウェア システム設計の仕様および実装段階で、エンジニアが直面する問題を解決します。System Architect™ は、アーキテクチャのトレードオフを分析することにより、設計の複雑さとパフォーマンスを大幅に増加させることが可能で、これによりシステムの仕様を最適化することができます。Vista™ および Visual Elite™ は SystemC、Verilog、および VHDL を使った回路のモデル化と実装を短期間で成功させます。無線、自動車、民生電子機器を含む全世界の大手電子関連企業はサミットの製品を使用することで、設計サイクルを劇的に短縮しています。サミット デザインの本社はマサチューセッツ州バーリントンにあり、アメリカ、ヨーロッパ、日本、イスラエル、ROA に支店を置いています。詳細については <http://www.sd.com> をご参照ください。

# # #

本ニュース リリースに記載されているすべての商標および登録商標の知的所有権はその所有者にあります。