

For more information, contact:

Brett Cline  
Forte Design Systems  
978-264-1855  
brett@ForteDS.com

Gloria Nichols  
Launch Marketing  
650-851-6919  
gloria@launchm.com

## **(株)東芝、フォルテ社の Cynthesizer 使用により H.264 マルチメディア デザインの完成を迅速化 フォルテを MeP C ベース設計フローの主要ベンダに指定**

カリフォルニア州サンノゼ 2006 年 1 月 23 日 - フォルテ・デザイン・システムズはこのたび、株式会社東芝がフォルテの SystemC 動作合成ソリューション Cynthesizer を使用して、同社の先端マルチメディア H.264 設計が完成したことを発表しました。また、東芝製マルチメディア SoC の市場投入までの期間を大幅に削減することを目的に開発された同社の R-Cube™ C ベース設計メソッドのキー プロダクトにも、Cynthesizer が選定されました。

東芝は ANSI-C++ および SystemC を使用して、同社の H.264 画像処理ハードウェアを設計しました。その後、高位設計コードはフォルテの Cynthesizer によって処理され、複数の RTL を短期間に生成することができました。各インプリメンテーションは東芝の SoC 設計プロセスを明確にターゲットにしたもので、結果として、論理合成やレイアウトなど下流における問題を回避しました。より抽象度の高いレベルで設計し、Cynthesizer を使用して RTL 実装を自動化することで、東芝は高い品質を維持しながら RTL 実装までの時間の大幅な短縮、検証パフォーマンスの向上、下流工程の論理合成やバックエンドにおける問題の回避により、設計時間全体を大幅に短縮することができました。

業界トップの動作合成ソリューション ベンダであるというフォルテの地位と、東芝をはじめとする主要半導体/システム メーカーにおける実設計での度重なる成功は、東芝が R-Cube 設計メソッドに Cynthesizer を選定するにあたっての決め手となりました。今回新たにその効果が確認、支持されたことにより、2006 年の東芝の Media embedded Processor (MeP) SoC 設計プラットフォーム フロー をサポートする主要ベンダとして、フォルテの製品群およびサポートが選定される機会がさらに多くなります。

「アルゴリズムから特定の SoC 実装までの開発期間短縮は、東芝の MeP SoC プラットフォームにとって重要な要素です。1 つの C++ ソースから複数の高品質 RTL 実装を短期間に生成することができるため、Cynthesizer は当社の新しい R-Cube 高位設計フローにとって重要な要素になります。当社が Cynthesizer を使用して H.264 設計を成功させたことは、C ベース設計フローが現実の可能性のあるというだけでなく、今後 90nm 以下へと進んでいく中で、基本となるということを示しています。」と東芝セミコンダクター社・SoC 研究開発センター センター長 Ph.D. 古山透氏は語っています。

「私どもは、東芝でこのように複雑な設計に関して成功をおさめたことを非常に誇りに思います。結果品質を向上する一方で、より少ない時間でより多くのことを達成することができるため、Cynthesizer は東芝のチームに非常にすばらしい競争力を提供させていただいております。」とフォルテの顧客サービス担当副社長 Brett Cline は述べています。

### **フォルテ社製 Cynthesizer について**

フォルテの Cynthesizer は、抽象度の高いアルゴリズムから高品質の RTL 設計を自動生成することにより、複雑なチップやシステムの設計に必要な時間を大幅に短縮します。Cynthesizer はその品質に妥協することなくシリコンで実証済みの実績があり、その結果は多くの場合マニュアルコーディングした RTL を上回ることができます。また、Cynthesizer は合成、検証、協調シミュレーションを含む完璧な環境を設計者に提供する唯一の動作合成ソリューションであり、現在、世界の先端半導体/システム メーカー 15 社で実設計に使用されています。

### **フォルテ・デザイン・システムズについて**

フォルテ・デザイン・システムズ (Forte Design Systems) は抽象度の高い設計を可能にするソフトウェア製品を提供する先端企業です。フォルテの革新的な動作合成技術により、設計チームは ASIC、FPGA、SoC を使ってアルゴリズム デザインから複雑な電子システムを開発し、設計および検証に要する時間を大幅に短縮することができます。フォルテ本社住所は 100 Century Center Court, San Jose, CA 95112。詳しくはフォルテのホームページ <http://wwwForteDS.com/> をご覧下さい。

R-Cube は株式会社東芝の登録商標です。東芝の R-Cube メソッドロジの詳細については、[http://www.semicon.toshiba.co.jp/r\\_cube/](http://www.semicon.toshiba.co.jp/r_cube/) をご覧ください。Cynthesizer は Forte Design Systems の登録商標です。

###